

SCER-2014

- 特徴 / Features
- ・磁気シールドの構造、閉磁路であり抗電磁干渉が強く (EMI)、唸りが低い、高密度の実装が可能。
Magnetic domain structure, magnetic circuit closed, anti-electromagnetic interference (EMI).
 - ・メタル材を使用、直流重畳特性に優れている。
Metal materials, outstanding characteristics at DC bias.
 - ・三足の設計のため、半田後の実装強度が強い。 / Three-legged design, firmly after soldering.
 - ・周波数によるインダクタンスの変化が殆ど無い。 / Inductance no change when frequency change.

用途 / Application

- ・デジタル制御電源、DC /DC 変換回路、AC/DC 変換回路、LED 電源の駆動回路、通信機器、医療機器、工程の制御マザーボード、車載設備、航空電子等。
Digital control power supply、DC /DC conversion circuit、AC/DC conversion circuit、LED Power drive circuit、Communications equipment、medical equipment、engineering control board、vehicle equipment、Aviation Electronics, etc.

特性(参考) / Characteristics (Reference)

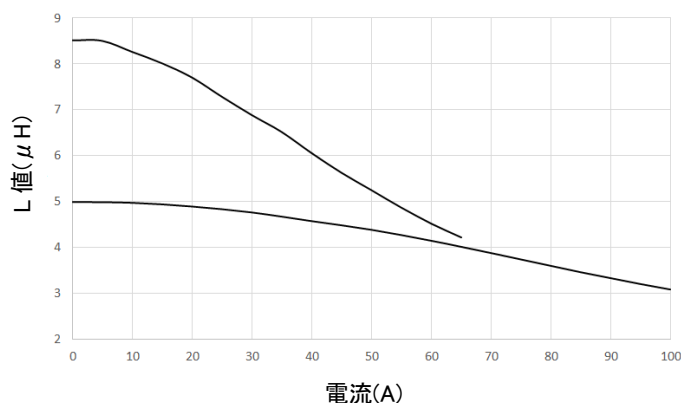
品番 PARTS No.	インダクタンス INDUCTANCE $L[\mu\text{H}] \pm 20\%$	直流抵抗 DC RESISTANCE $[\text{m}\Omega] \text{ MAX}$	許容電流 ALLOWABLE CURRENT (DC) [Arms] MAX	
			直流重畳 DC SATURATION 注 1)	温度上昇 TEMPERATURE RISE 注 2)
SCER2014-8R2M	8.2	2.62	20	25
SCER2014-4R7M	4.7	2.62	42	25

注 1) : 初期値からインダクタンス変化率-10%以内の値。 / Value of inductance decrease within-10%.

注 2) : コアの表面温度上昇が 40℃以下の電流値。 / A rise in temperature of cores surface is within 40℃.

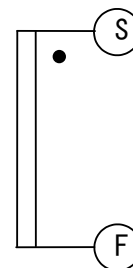
- ・使用温度範囲 / Operating temperature range: -40℃ ~ +125℃ (自己発熱を含む。 / Including self-resonance heat.)

直流重畳特性 / Inductance vs. DC bias characteristics

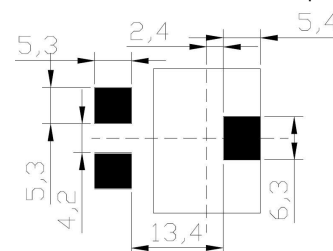
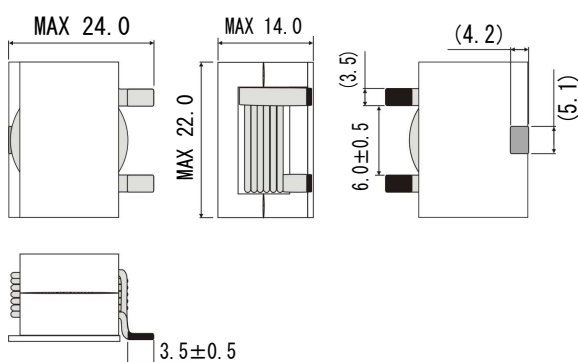


at 常温

回路図 / Circuit



外観寸法図(単位:mm) / Appearance dimension (Unit: mm) 推奨ランドパターン / Recommended land patterns.



開発中 (Development)